

5401

硅 PNP 外延平面晶体管芯片 (4 ")

■用途:

*放大器

*通信产品中的高压开关线路

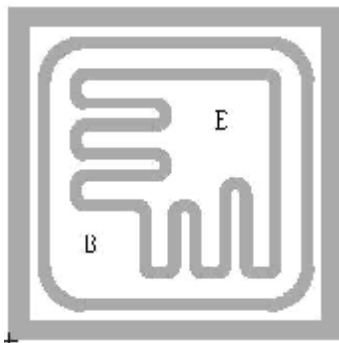
■特征:

*与 5551 配对

*集电极电流:0.6A

*有效管芯数(只):33400

■芯片示意图



■芯片结构

芯片尺寸	460 μ m×460 μ m
压焊区尺寸	基 区 117 μ m×117 μ m 发射区 130 μ m×130 μ m
芯片厚度	220±10 μ m
锯片槽宽度	56 μ m
金属层	正面:Al 1.85±0.15 μ m 背面:Au 1.1±0.2 μ m

■电特性(Ta=25℃)

参数名称	符号	测试条件	最小	最大	单位
集电极--基极击穿电压	BV _{CBO}	I _C =-100 μ A,I _E =0	-160		V
集电极--发射极击穿电压	BV _{CEO}	I _C =-1mA,I _B =0	-150		V
发射极--基极击穿电压	BV _{EBO}	I _E =-100 μ A,I _C =0	-5		V
集电极--基极截止电流	I _{CBO}	V _{CB} =-100V,I _E =0		-200	nA
发射极--基极截止电流	I _{EBO}	V _{EB} =-4V,I _C =0		-200	nA
直流电流增益	h _{FE}	V _{CE} =-5V,I _C =-10mA	80	400	
集电极--发射极饱和电压	V _{CE (Sat)}	I _C =-50mA, I _B =-5mA		-0.5	V